

БАТЛИАВ ШУТИС-ИЙН РЕКТОР

Б.ОЧИРБАТ



МОНГОЛ УЛСЫН ШИНЖЛЭХ УХААН ТЕХНОЛОГИЙН ИХ СУРГУУЛЬ
 МЭДЭЭЛЭЛ, ХӨТӨЛБӨРИЙН ТЕХНОЛОГИЙН СУРГУУЛЬ
 "ЭЛЕКТРОНИК" ХӨТӨЛБӨРИЙН (Схем дизайн)
 СУДЛААЧ МАГИСТРЫН СУРГАЛТЫН ТӨЛӨВЛӨГӨӨ

Хөтөлбөрийн индекс: E07140101
 Олгох боловсролын зэрэг: Магистр
 Элсэгчдийн боловсролын түвшин: Бакалавр
 Сургалтын хэлбэр: Өдөр
 Сургалтын хугацаа: 1.5-2.0 жил

ХИЧЭЭЛИЙН КОД	ХИЧЭЭЛИЙН НЭР	КРЕДИТ	ӨМНӨХ ХОЛБОО	УЛИРАЛ
МЭРГЭЖЛИЙН СУУРЬ ХИЧЭЭЛ:		M10		
А. Судалгааны арга зүй :		M4		
S.CS710	Инженерийн загварчлал	2		Дурын
S.IP710	Патент судлал	1		Дурын
S.PS710	Судалгаа шинжилгээний арга зүй	1		Дурын
В. Онолын суурь хичээл :		M6		
J.EE701	Удирдлагын онол	3		Дурын
J.EE720	Судалгааны ажлын семинар I	1		Дурын
J.EE721	Судалгааны ажлын семинар II	1	J.EE720	Дурын
J.EE722	Судалгааны ажлын семинар III	1	J.EE721	Дурын
МЭРГЭШҮҮЛЭХ ХИЧЭЭЛ:		M15		
А. Заавал суралцах хичээл :		M6		
J.EE702	Хагас дамжуулагч интеграл схемийн технологи	3		Дурын
J.EE703	Тоон дохионы боловсруулалт	3		Дурын
В. Сонгон суралцах хичээл :		M9		
J.EE704.	VLSI дизайн ба алгоритм	3		Дурын
J.EE705	Интеграл схемийн дизайн	3		Дурын
J.EE706	CMOS дизайн	3		Дурын
J.EE707	Эмбэддэд систем	3		Дурын
ТУРШИЛТ, СУДАЛГААНЫ АЖИЛ:		M4		
J.EE723	Судалгааны семинар	3		Дурын
S.FL711	Гадаад хэлний нэгдсэн шалгалт	1		Дурын
МАГИСТРЫН ТӨГСӨЛТИЙН АЖИЛ:		M5		
J.EE795	Магистрын төгсөлтийн ажил	5		Дурын
МАГИСТРЫН СУРГАЛТ:				
МЭРГЭЖЛИЙН СУУРЬ ХИЧЭЭЛ:		10		
МЭРГЭШҮҮЛЭХ ХИЧЭЭЛ:		15		
ТУРШИЛТ, СУДАЛГААНЫ АЖИЛ:		4		
МАГИСТРЫН ТӨГСӨЛТИЙН АЖИЛ:		5		
БҮГД КРЕДИТ:		34		

ЭЛЕКТРОНИКИЙН САЛБАРЫН ЭРХЛЭГЧ

Б.ЗОРИГБААТАР